PATENT ABSTRACTS OF JAPAN

(11)Publication number:

2001-083527

(43) Date of publication of application: 30.03.2001

(51)Int.Cl.

G02F 1/1339 GO9F 9/30

(21)Application number: 11-259434

(71)Applicant : CANON INC

(22)Date of filing:

13.09.1999

(72)Inventor: KASHIWAZAKI AKIO

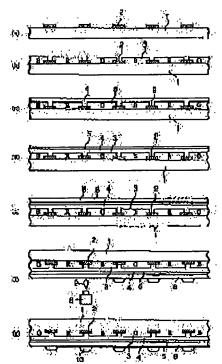
FUJIIKE HIROSHI

HIROSE MASAFUMI

(54) LIQUID CRYSTAL DEVICE, ITS PRODUCTION, SUBSTRATE WITH SPACER AND ITS **PRODUCTION**

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a method for the production of a liquid crystal device having excellent display quality without increasing the cost. SOLUTION: In the method of producing a liquid crystal device, a pair of substrates are disposed facing each other through a spacer, and a liquid crystal compound is held between the substrates. The method includes a spacer forming process in which one substrate 1 of the pair of substrates is disposed with the top face downward and a spacer forming material is injected from the lower side of the surface to the surface of the substrate to deposit and then hardened to form a spacer 10 which regulates the gap between a pair of substrates. a disposing process to dispose a pair of substrates facing each other through the spacer 10, and a sealing process to seal a liquid crystal compound between the pair of substrates disposed facing each other.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's

decision of rejection]
[Date of extinction of right]

(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出關公開番号 特開2001-83527 (P2001-83527A)

(43)公開日 平成13年3月30日(2001.3.30)

(51) Int.CL ⁷		識別記号	FI			テーマコード(参考)
G02F	1/1339	500	G02F	1/1339	5 O O	2H089
G09F	9/30	320	G09F	9/30	320	5 C 0 9 4

審査請求 未請求 請求項の数12 OL (全 7 頁)

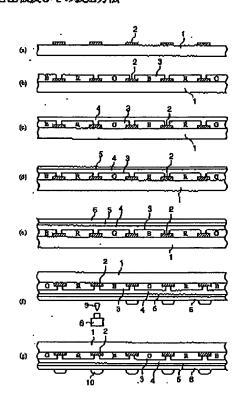
	· · · · · · · · · · · · · · · · · · ·	
(21)出願番号	特限平11-259434	(71)出願人 000001007
,	•	キヤノン株式会社
(22)出顧日	平成11年9月13日(1999.9.13)	東京都大田区下丸子3丁目30番2号
		(72)発明者 柏崎 昭夫
		東京都大田区下丸子3丁目30番2号 キヤ
		ノン株式会社内
		(72)発明者 藤池 弘
		東京都大田区下丸子3丁目30番2号 キヤ
		ノン株式会社内
		(74)代理人 100076428
		弁型士 大塚 康徳 (外2名)
		最終頁に続く

(54) 【発明の名称】 液晶素子及びその製造方法及びスペーサー付き基板及びその製造方法

(57)【要約】

【課題】コスト上昇を招くことなく、表示品位に優れた 液晶素子の製造方法を提供する。

【解決手段】--対の基板をスペーサーを介して対向配置し、基板間に液晶化合物を挟持してなる液晶素子の製造方法であって、一対の基板のうちの一方の基板1の表面を下向きにして、この表面の下側からスペーサー形成素材をその表面に吐出して付着させた後硬化させ、一対の基板の間隔を規定するスペーサーを形成するスペーサー形成工程と、一対の基板を、スペーサーを挟んで対向配置する配置工程と、対向配置された一対の基板間に液晶化合物を封入する封入工程とを具備する。



【特許請求の範囲】

【請求項1】 一対の基板をスペーサーを介して対向配置し、該基板間に液晶化合物を挟持してなる液晶素子の製造方法であって、

前記一対の基板のうちの一方の基板の表面を下向きにして、該表面の下側からスペーサー形成素材を前記表面に 吐出して付着させた後硬化させ、前記一対の基板の間隔 を規定するスペーサーを形成するスペーサー形成工程 と、

前記…対の基板を、前記スペーサーを挟んで対向配置す 10 る配置工程と、

前記対向配置された一対の基板間に液晶化合物を封入する封入工程とを具備することを特徴とする液晶素子の製造方法。

【請求項2】 前記スペーサー形成素材は、光照射及び /又は加熱により硬化することを特徴とする請求項1に 記載の液晶素子の製造方法。

【請求項3】 前記スペーサーが形成される基板が、透明基板上に着色層を備えたカラーフィルタを用いて構成されていることを特徴とする請求項1に記載の液晶素子 20の製造方法。

【請求項4】 前記スペーサーが形成される基板が、商 案毎にアクティブ素子を備えたアクティブマトリクス基 板であることを特徴とする請求項1に記報の液晶素子の 製造方法。

【請求項5】 前記スペーサー形成素材をインクジェット方式により吐出して前記表面に付着させることを特徴とする請求項1に記載の液晶素子の製造方法。

【請求項6】 請求項175至5のいずれか1項に記載の 液晶素子の製造方法により製造されたことを特徴とする 30 液晶素子。

【請求項7】 基板の表面を下向きにして、該表面の下側からスペーサー形成素材を前記表面に吐出して付着させた後硬化させることによりスペーサー付き基板を形成することを特徴とするスペーサー付き基板の製造方法。

【請求項8】 前記スペーサー形成素材は、光照射及び/又は加熱により硬化することを特徴とする請求項7に記載のスペーサー付き基板の製造方法。

【請求項9】 前記スペーサーが形成される基板が、透明基板上に着色層を備えたカラーフィルタを用いて構成 40 されていることを特徴とする請求項?に記載のスペーサー付き基板の製造方法。

【請求項10】 前記スペーサーが形成される基板が、 画素毎にアクティブ案子を備えたアクティブマトリクス 基板であることを特徴とする請求項7に記載のスペーサ 一付き基板の製造方法。

【請求項11】 前記スペーサー形成素材をインクジェット方式により吐出して前記表而に付着させることを特徴とする請求項7に記報のスペーサー付き基板の製造方法。

【請求項12】 請求項7乃至11のいずれか1項に記載のスペーサー付き基板の製造方法により製造されたことを特徴とするスペーサー付き基板。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、カラーテレビ、パーソナルコンピュータ、パチンコ遊戯台等に使用される 液晶素子及びその製造方法に関し、さらには、液晶素子 の構成部材であるスペーサー付き基板及びその製造方法 に関する。

[0002]

【従来の技術】近年、パーソナルコンピュータの発達、特に携帯用パーソナルコンピュータの発展に伴い、カラー液晶ディスプレイの需要が増加する傾向にある。しかしながら、さらなる普及のためには、コストダウンが必要不可欠となっている。

【0003】従來、液晶素子の製造方法としては、一対の透明な絶縁性基板であるガラス基板上にTFT(海膜トランジスタ)のような液晶駆動用素子、或いはカラーフィルタのような着色用光学素子などを設けた後、透明電極及び配向膜をそれぞれ形成する。次に、透明電極及び配向膜が形成された一方のガラス基板而側の全面に一般に3~10μm程度のシリカ、アルミナ、合成樹脂等からなる真球或いは円筒状の粒子をスペーサーとして分散させる。透明電極を対向させた状態で上記一対のガラス基板を上記スペーサを介して重ね合わせ、その間隙に液晶を封入することにより液晶素子が構成される。

【0004】ところが、有効画素部では透明/遮光状態が表示状態によって変化するため、上記スペーサーを無色透明な素材で形成した場合には、遮光時に輝点として、また、黒色に着色した場合には透過時に黒点として観察されることとなり、表示品位が低下するという問題があった。

【0005】上記問題を解決するために、特開昭61~173221号公報、特開平2-223922号公報などに示されるように、配向膜に配向処理を行った後、感光性ポリイミドやフォトレジストを塗布し、マスクを通して露光することで有効画素部以外にポリイミドやレジストからなるスペーサーを形成するという方法が提案されている。これらの方法によれば、任意の場所に、任意の密度でスペーサーを形成することができるため、液晶を封入した際の液晶セルギャップの不均一性を改善できる。また、特別平3-94230号公報には、有効画素部以外の領域の感光層上にビーズスペーサーを固定する方法が記載されている。

【0006】その他にも、膜厚の大きなブラックマトリクスをスペーサーとする方法(特開昭63-237032号公報、特開平3-184022号公報、特開平4-122914号公報等)、重ねた岩色レジストをスペ〜50サーとする方法(特開昭63-82405号公報)、ブ

ラックマトリクス上にも着色パターンを形成し、スペーサーとする方法 (特別昭63-237032号公報) などが提案されている。

[0007]

【発明が解決しようとする課題】しかしながら、上記各公報に提案された改善方法は、いずれもフォトリソグラフィーを用いた方法であるため、高価な露光機が必要であり、また現像などのウエットプロセスの導入により、製造ラインが長くなるという問題があった。

【0008】また、上記各改善方法では、ラビング方法 10 などにより配向処理を行ったポリイミド膜などの配向膜上に直接、感光性ポリイミドやフォトレジストなどを強布し、露光後は不要部を溶剤などにより除去する必要がある。これらの工程は、上記配向膜に施された配向処理状態を著しく汚染、破壊してしまう場合があり、液晶セル内に注入された液晶の配向が不均一となる懸念があった。

【0009】従って、本発明は上述した課題に鑑みてなされたものであり、その目的は、コスト上昇を招くことなく、有効画素部及び非有効画素部のいずれにもスペー 20サーによる表示上の影響が無く、表示品位に優れた液品素子の製造方法及びそれにより製造された液品素子を提供することである。

【0010】また、本発明の他の目的は、液晶聚子の構成部材であるスペーサー付き基板及びその製造方法を提供することである。

[0011]

【課題を解決するための手段】上述した課題を解決し、 目的を達成するために、本発明に係わる液晶素子の製造 方法は、一対の基板をスペーサーを介して対向配置し、 該基板間に液晶化合物を挟持してなる液晶素子の製造方 法であって、前記一対の基板のうちの一方の基板の製造面 を下向きにして、該表面の下側からスペーサー形成 を前記表面に吐出して付着させた後硬化させ、前記一対 の基板の関隔を規定するスペーサーを形成するスペーサー 形成工程と、前記一対の基板を、前記スペーサーを挟 んで対向配置する配置工程と、前記対向配置された一対 の基板間に液晶化合物を封入する封入工程とを具備する ことを特徴としている。

【0012】また、この発明に係わる液晶素子の製造方 40 法において、前記スペーサー形成案材は、光照射及び/ 又は加熱により硬化することを特徴としている。

【0013】また、この発明に係わる液晶素子の製造方法において、前記スペーサーが形成される基板が、透明 基板上に着色層を備えたカラーフィルタを用いて構成されていることを特徴としている。

【0014】また、この発明に係わる液晶素子の製造方法において、前記スペーサーが形成される基板が、両素毎にアクティブ素子を備えたアクティブマトリクス基板であることを特徴としている。

【0015】また、この発明に係わる液品素子の製造方法において、前記スペーサー形成素材をインクジェット方式により吐出して前記表面に付着させることを特徴としている。

【0016】また、本発明に係わる液晶素子は、上記の液晶素子の製造方法により製造されたことを特徴としている。

【0017】また、本発明に係わるスペーサー付き基板の製造方法は、基板の表面を下向きにして、該表面の下側からスペーサー形成素材を前記表面に吐出して付着させた後硬化させることによりスペーサー付き基板を形成することを特徴としている。

【0018】また、この発明に係わるスペーサー付き基板の製造方法において、前記スペーサー形成素材は、光照射及び/又は加熱により硬化することを特徴としている。

【0019】また、この発明に保わるスペーサー付き基板の製造方法において、前記スペーサーが形成される基板が、透明基板上に着色層を備えたカラーフィルタを用いて構成されていることを特徴としている。

【0020】また、この発明に係わるスペーサー付き基 板の製造方法において、前記スペーサーが形成される基 板が、画素毎にアクティブ素子を備えたアクティブマト リクス基板であることを特徴としている。

【0021】また、この発明に保わるスペーサー付き基板の製造方法において、前記スペーサー形成素材をインクジェット方式により吐出して前記表面に付着させることを特徴としている。

【0022】また、本発明に係わるスペーサー付き基板は、上記のスペーサー付き基板の製造方法により製造されたことを特徴としている。

[0023]

【発明の実施の形態】以下、本発明の好適な一実施形態 について、添付図面を参照して詳細に説明する。

【0024】なお、本明細書においては従来公知のイン クジェット方式についてインクの代わりにスペーサー素 材を吐出するものを便宜上インクジェット方式と呼ぶ。

【0025】図1は、本発明の液晶案子の製造方法の一実施形態の工程のうち、スペーサー付基板を形成するまでの工程を示す模式図である。本実施形態は、一方の基板を透明基板上に着色層と保護層を備えたカラーフィルタを用いて構成し、該基板上にスペーサーを形成する例である。図中、1は透明基板、2はブラックマトリクス、3は着色層、4は保護層、5は透明電極、6は配向膜、8はインクジェットヘッド、9は硬化性インク、10はスペーサーである。尚、図1の(a)~(g)はそれぞれ以下の工程(a)~(g)にそれぞれ対応する断面模式図である。

【0026】工程(a)

50 透明基板1上に、必要に応じてブラックマトリクス2を

形成する。本発明において透明基板1としては、一般に ガラス基板が用いられるが、液晶素子としての透明性、 機械的強度等の必要特性を有するものであればガラス基 板に限定されるものではなく、プラスチック基板なども 用いることができる。

【0027】ブラックマトリクス2としては特に制限はなく、公知のものを用いることができる。例えば、透明基板1上に形成したCr等の金属や金属酸化物などの積層膜をパターン状にエッチングしたり、透明基板1上に塗布した黒色レジストをパターニングすることより、形 10成することができる。

【0028】工程(b)

透明基板上にカラーフィルタのR(赤)、G(緑)、B (青)の3原色の着色層3を形成する。本発明において 着色層3の形成方法は特に限定されず、公知の技術が用いられる。例えば、顔料を分散した光硬化性樹脂組成物 を用いた顔料分散方、基板上に成膜した樹脂被膜を染料 を用いて染色した染色方、導電性基板上に通電しながら 着色組成物を電着せしめることにより着色層を形成する 電着法、印刷技術を応用した印刷法、熱転写技術を応用 した熱転写法などが挙げられる。また、コスト面から考 えると、1工程で3色の着色層を同時に形成しうるイン クジェット方式を利用した方が望ましい。

【0029】また、着色層3は、特に本発明に係るスペーサー10を形成する基板側に設ける必要はなく、液晶素子を構成する一対の基板のいずれか一方に形成すればよい。

【0030】工程(c)

必要に応じて保護層4を形成する。保護層4としては、 光照射または熱処理、或いはこれらの両方により硬化可 30 能な樹脂層、或いは蒸着またはスパッタによって形成された無機膜等を用いることができ、カラーフィルタとし ての透明性を有し、その後のITO膜形成工程や配向膜 形成工程等に耐えうるものであれば使用可能である。

【0031】 工程 (d)

必要に応じて透明導電膜5を形成する。透明導電膜5は 通常ITOをスパッタ等で成膜したものが用いられる が、特にITOに限定されるものではなく、形成方法も 限定されない。

【0032】工程 (e)

必要に応じて配向膜6を先に形成する。配向膜6の形成 方法、材質は特に限定されるものではなく、公知のもの を用いることができる。また、適宜公知の方法によりラ ビングを行っても良い。

本基板を、配向膜6の表面が下を向くようにスペーサー 描画機に配置し、カラーフィルタの着色層3を形成する ときに用いたアライメントマーク (図示しない) を利用 して基板アライメントを行い、インクジェットヘッド8 を用い、配向膜6の下側から配向膜6の表面に向けて硬 50 化性インク9を有効画素部に吐出する。このように、配向膜6の下側から硬化性インク9を配向膜6の変面に付与することにより、硬化性インク9が重力により下方に引かれ、スペーサーの必要高さが得られるようになる。【0034】硬化性インク9は、硬化後にスペーサー10となるスペーサー形成素材であり、硬化性成分を含む、インクジェットヘッドを用いて吐出が可能であり、且つ、後処理により硬化し得るものであれば、いずれの材料を用いてもかまわない。好ましくは、以下に挙げるような単量体の単独重合体或いは該単量体と他のビニル系単量体との共重合体をインク中に含有しており、その含有量は0.01~30重量%が好ましく、特に0.1

~10重量%が望ましい。

【0035】硬化性インク9に含有される重合体或いは 共重合体の構成成分である単量体としては、例えば、 N、N-ジメチロールアクリルアミド、N、N-ジメト キシメチルアクリルアミド、N、N-ジエトキシメチル アクリルアミド、N、Nージメチロールメタクリルアミ ド、N,N-ジメトキシメチルメタクリルアミド、N, Nージエトキシメチルメタクリルアミド等が挙げられる が、これに限られるものではない。これらの単量体は単 独重合体、或いは、他のビニル系単量体との共重合体で 用いられる。他のピニル系単量体としては、アクリル 酸、メタクリル酸、アクリル酸メチル、アクリル酸エチ ル等のアクリル酸エステル、メタクリル酸メチル、メタ クリル酸エチル等のメタクリル酸エステル、ヒドロキシ メチルメタクリレート、ヒドロキシエチルメタクリレー ト、ヒドロキシメチルアクリレート、ヒドロキシエチル アクリレート等の水酸基を含有したビニル系単量体、そ の他スチレン、αーメチルスチレン、アクリルアミド、 メタクリルアミド、アクリロニトリル、アリルアミン、 ビニルアミン、酢酸ビニル、プロピオン酸ビニル等を挙 げることができる。

【0036】上記共重合体における、上記単量体と他の ビニル系単量体との共重合割合(重量%)は、100 %:0%~5%:95%が好ましく、特に90%:10 %~10%:90%が望ましい。

【0037】さらに、光硬化させる場合には、各種光硬化性樹脂、光重合開始剤を加えても良い。また、硬化剤40 インク中で固着等の問題を起こすものでなければ、他の成分として、様々な市販の樹脂や添加剤を加えても良い。具体的には、アクリル系樹脂やエポキシ系樹脂等が好適に用いられる。

【0038】硬化性インク9の調製に際しては、上記各成分を水/または公知の溶剤で混合、溶解する。この操作は、それ自体公知のものが利用できる。望ましくは、スペーサー10を形成する基板表面の材質(本実施形態では配向膜6)によって添加溶剤或いは界面活性剤などの添加剤を加えて吐出された硬化性インク9の形成するドットの径を調整することにより、スペーサーの径の調

繋が可能である。

【0039】本発明に用いるインクジェット方式として は、エネルギー発生素子として電気熱変換体を用いたバ ブルジェットタイプ、或いは圧電素子を用いたピエゾジ エットタイプ等が使用可能である。硬化性インクの打込 み位置、及び打込み量は任意に設定することができる。 【0040】工程(g)

基板1を、配向膜6の表面が下を向いたままの状態で保 持し、光照射、熱処理、或いは光照射と熱処理の両方を 行って硬化性インク9を硬化させてスペーサー10を形 10 成し、本発明のスペーサー付基板を得る。光照射や熱処 理の方法は公知の方法による。

【0041】特に厳密な平坦性が必要な場合には、スペ ーサー10の表面を研磨テープ等を用いて研磨してもか

【0042】次いで、事前に配向膜6を形成していなか った場合には、配向膜を形成する。

【0043】以降、上記のスペーサー付基板と、別途作 製した対向基板とをシール材を用いて貼り合わせてセル を作製し、液晶を封入することにより、本発明の液晶素 20 子が得られる。

【0044】次に、本発明の液晶索子の一例を図2に示 す。図2は、図1 (g) に示した本実施形態のスペーサ 一付基板を川いて構成した液晶素子の一例の断面模式図 である。図中、11は対向基板、12は画素電板、13 は配向膜、14は液晶である。本液晶素子は、画素毎に TFT(薄膜トランジスタ)を配置したアクティブマト リクスタイプ (いわゆるTFT型) の液晶素子の一例で

【0045】カラー表示の液晶素子は、~~般的にカラー 30 フィルタ側の基板1と対向基板11を合わせ込み、液晶 14を封入することにより形成される。対向基板11の 内側に、TFT (図示しない) と透明な画紫電極12が マトリクス状に形成される。また、透明基板1の内側に は、画素電極12に対向する位置に、R,G,Bが配列 するようにカラーフィルタの着色層3が配置され、その 上に透明電極膜5 (共通電極) が一面に形成される。ブ ラックマトリクス 2は、通常カラーフィルタ側に形成さ れるが、BMオンアレイタイプの液晶素子においては対 向基板11側に形成される。さらに、両基板の面内には 40 配向膜6、13が形成されており、これらをラピング処 理することにより液晶分子を一定方向に配列させること ができる。これらの基板はスペーサー10を介して対向 配置され、シール材(図示しない)によって貼り合わさ れ、その間隙に液晶14が充填される。液晶としては一 般的に用いられているTN型液晶や強誘電性液晶等いず れも用いることができる。

【0046】上記液晶索子は、透過型の場合には両基板 の外側に偏光板を設置し、一般的に蛍光灯と散乱板を組 基板1の外側に偏光板を設置して、それぞれ液晶14を 光の透過率を変化させる光シャッターとして機能させる ことにより表示を行う。

【0047】上記実施形態においては、TFT型の液晶 素子について説明したが、本発明は単純マトリクス型等 他の駆動タイプの液晶素子にも好ましく適用される。ま た、本発明の液晶素子は直視型でも投写型でも好適に用 いられる。

【0048】次に、本実施形態の液晶森子の製造方法の 具体例について説明する。

【0049】(実施例)ガラス基板上に0.1μm厚の クロム金属膜をスパッタリングで形成し、フォトレジス トを用いてエッチングを行い、格子状のプラックマトリ クスを得た、その後、公知のインクジェット方式による カラーフィルタ形成方法を用いてR.G.Bの着色層を 作製した。その上にスピンコータを用いてアクリル系樹 脂の保護層を形成し、平坦化を行った。さらにその上に 透明電極のITO膜をスパッタリングで形成し、さらに ポリイミドからなる配向膜を形成した。この基板に、図 1 (f) に示したように、ITO膜側を下に向けて、下 側からブラックマトリクス上に以下の組成の硬化性イン クをインクジェットヘッドより吐出した。

【0050】 [硬化性インクの組成]

共重合体

10重量%

水

80重量%

エチレングリコール

10 重量%

但し、上記共重合体は、N, N-ジメチロールアクリル アミドとメタクリル酸メチルの2元共重合体 (共重合 比、40:60 (重量比)) からなるものを用いた。

【0051】上記基板を、ITO膜側を下に向けたま ま、100℃で15分間加熱した後、200℃で30分 間加熱し、上記硬化性インクを硬化させてスペーサーを 形成した。スペーサーは厚さ5μmで、直径が約20μ mであった。

【0052】次いで、上記スペーサーを形成した基板 と、対向する電極を形成した基板とをシール材を用いて 貼り合わせてセルを作製し、液晶を注入して本発明の液 晶素子を得た。得られた液晶素子は、従来の6μm径の スペーサーを分散させた液晶素子に比べて色ムラもな く、コントラストに優れたものであった。

【0053】本発明は、特にインクジェット配録方式の 中でも、インク吐出を行わせるために利用されるエネル ギーとして熱エネルギーを発生する手段(例えば電気熱 変換体やレーザ光等)を備え、前記熱エネルギーにより インクの状態変化を生起させる方式のプリント装置につ いて説明したが、かかる方式によれば記録の高密度化、 高精細化が達成できる。

【0054】その代表的な構成や原理については、例え ば、米国特許第4723129号明細書、同第4740 み合わせたパックライトを用い、反射型の場合には透明 50 796号明細書に朗示されている基本的な原理を用いて

行うものが好ましい。この方式はいわゆるオンデマンド型、コンティニュアス型のいずれにも適用可能であるが、特に、オンデマンド型の場合には、液体 (インク)が保持されているシートや液路に対応して配置されている電気熱変換体に、記録情報に対応していて膜沸騰を越える急速な温度上昇を与える少なくとも1つの駆動信号を印加することによって、電気熱変換体に熱エネルギーを発生せしめ、記録ヘッドの熱作用面に膜沸騰を生じさせて、結果的にこの駆動信号に1対1で対応した液体

(インク) 内の気泡を形成できるので有効である。この 10 気泡の成長、収縮により吐出用開口を介して液体 (インク) を吐出させて、少なくとも1つの滴を形成する。この駆動信号をパルス形状をすると、即時適切に気泡の成長収縮が行われるので、特に応答性に優れた液体 (インク) の吐出が達成でき、より好ましい。

【0055】このパルス形状の駆動信号としては、米国特許第4463359号明細書、同第4345262号明細書に記載されているようなものが適している。なお、上記熱作用面の湿度上昇率に関する発明の米国特許第4313124号明細書に記載されている条件を採用すると、さらに優れた記録を行うことができる。

【0056】記録ヘッドの構成としては、上述の各明細 者に開示されているような吐出口、液路、電気熱変換体 の組み合わせ構成(直線状液流路または直角液流路)の 他に熱作用面が屈曲する領域に配置されている構成を開 示する米国特許第4558333号明細書、米国特許第 4459600号明細書を用いた構成も本発明に含まれ るものである。加えて、複数の電気熱変換体に対して、 共通するスロットを電気熱変換体の吐出部とする構成を 開示する特別昭59-123670号公報や熱エネルギ 30 一の圧力波を吸収する開口を吐出部に対応させる構成を 開示する特別昭59-138461号公報に基づいた構 成としても良い。

【0057】さらに、記録装置が記録できる最大記録媒体の幅に対応した長さを有するフルラインタイプの記録ヘッドとしては、上述した明細書に開示されているような複数記録ヘッドの組み合わせによってその長さを満たす構成や、一体的に形成された1個の記録ヘッドとしての構成のいずれでもよい。

【0058】加えて、装置本体に装着されることで、装 40 置本体との電気的な接続や装置本体からのインクの供給が可能になる交換日在のチップタイプの記録ヘッド、あるいは記録ヘッド自体に一体的にインクタンクが設けられたカートリッジタイプの記録ヘッドを用いてもよい。【0059】また、本発明の記録装置の構成として設けられる、記録ヘッドに対しての回復手段、予備的な補助手段等を付加することは本発明の効果を一層安定にできるので好ましいものである。これらを具体的に挙げれば、記録ヘッドに対してのキャッピング手段、クリーニング手段、加圧あるいは吸引手段、電気熱変換体あるい 50

はこれとは別の加熱素子あるいはこれらの組み合わせによる予備加熱手段、記録とは別の吐出を行う予備止出モードを行うことも安定した記録を行うために有効である。

【0060】以上説明した本発明実施例においては、インクを液体として説明しているが、室温やそれ以下で固化するインクであっても、室温で軟化もしくは液化するものを用いても良く、使用記録信号付与時にインクが液状をなすものであればよい。

【0061】加えて、積極的に熱エネルギーによる昇温 をインクの閃形状態から液体状態への状態変化のエネル ギーとして使用せしめることで積極的に防止するため、 またはインクの蒸発を防止するため、放置状態で固化し 加熱によって液化するインクを用いても良い。 いずれに しても熱エネルギーの記録信号に応じた付与によってイ ンクが液化し、液状インクが吐出されるものや、記録媒 体に到達する時点では既に固化し始めるもの等のよう な、熱エネルギーの付与によって初めて液化する性質の インクを使用する場合も本発明は適用可能である。この ような場合インクは、特開昭54~56847号公報あ るいは特開昭60-71260号公報に記載されるよう な、多孔質シート凹部または貫通孔に液状または固形物 として保持された状態で、電気熱変換体に対して対向す るような形態としてもよい。本発明においては、上述し た各インクに対して最も有効なものは、上述した膜沸騰 方式を実行するものである。

[0062]

【発明の効果】以上説明したように、本発明によれば、 高価なフォトリソグラフィエ程を経ず、任意の場所にスペーサーを形成することができるため、他の構成部材に 影響を与えることなく安価にスペーサーを形成することができる。また、非有効画素部にのみスペーサーを形成 することができるため、スペーサーの使用による表示へ の影響が防止される。よって、本発明によれば、従来の スペーサーを分散していた液晶素子に比べて表示品位に 優れた液晶素子を、塗工工程及びフォトリソグラフィエ 程を用いてスペーサーを形成していた液晶素子よりも安 価に提供することが可能となる。

【0063】さらに、基板に対して下側からスペーサー 素材を基板の下側面に付与することにより、スペーサー 素材が下方に引かれ、スペーサーの必要高さが得られ る。

【図面の簡単な説明】

【図1】本発明の液晶素子の製造方法の一実施形態の工 程図である。

【図2】本発明の液品素子の一実施形態の断而模式図である。

【符号の説明】

- 1 透明基板
- 2 プラックマトリクス

11

- 3 着色層
- 4 保護層
- 5 透明電極
- 6 配向膜
- 8 インクジェットヘッド
- 9 硬化性インク

*10 スペーサー

11 対向基板

12 画素電極

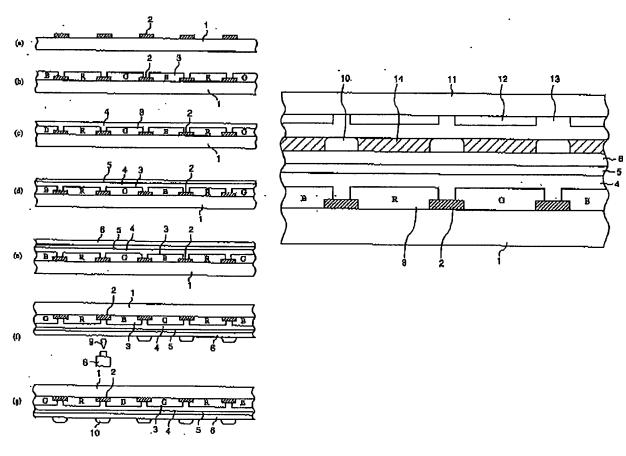
13 配向膜

14 液晶

*

【図1】

【図2】



フロントページの続き

(72)発明者 広瀬 雅史

東京都大田区下丸子3丁目30番2号 キャ ノン株式会社内 ドターム(参考) 2H089 MA04X NA01 NA12 NA15

NA17 NA24 NA60 PA08 PA09

QA12 QA13 QA14 QA16 RA05

TA09 TA12

5C094 AA03 AA36 AA43 AA47 AA48

AA55 BA03 BA43 CA19 CA24

DA12 DA13 FB02 EC02 EC03

EDO3 ED15 FA01 PA02 FB01

FB15 GB10